## POWER SUPPLY DEVICE WITH STABILIZED DC VOLTAGE

Patent Number:

JP54148220

Publication date:

1979-11-20

Inventor(s):

MAGOME TAKAAKI

Applicant(s):

TOSHIBA CORP

Requested Patent:

☐ JP54148220

Application Number: JP19780056506 19780515

Priority Number(s):

IPC Classification:

H02M3/335

EC Classification:

Equivalents:

#### **Abstract**

PURPOSE:To effectively use the charge of a capacitor, by detecting a voltage proportional to the terminal voltage of the capacitor to control rectified outputs resulting from the outputs of DC-AC inverters for main power and auxiliary power connected in parallel with the capacitor. CONSTITUTION:An input AC voltage Vi is rectified to a non-stable DC voltage by a bridge rectifier 20 and the capacitor 21. The DC voltage is changed into a raised or lowered high-frequency voltage by the DC-AC inverter for main power. The high-frequency voltage is applied to a rectification smoothing circuit 23 to supply a stable DC voltage Vo to a load. Similar operation is effected through the DC-AC inverter 24 for auxiliary power to supply a stable DC voltage through a bridge rectifier 25 and a capacitor 26. The voltage proportional to the terminal voltage of the capacitor 21 for both the power main and the auxiliary power is detected by a power failure detection circuit 27 to detect the supply failure of the input AC voltage Vi. When the supply failure is detected, a power failure signal C is generated to reduce the combined output. Thus, an allowable instantaneous power failure time can be varied depending on the condition of the load and the charge of the capacitor 21 can be effectively used.

Data supplied from the esp@cenet database - 12

## ⑩日本国特許庁(JP)

10 特許出願公開

# ⑩公開特許公報(A)

昭54—148220

①Int. Cl.<sup>2</sup> H 02 M 3/335

20特

庁内整理番号 ②公開 昭和54年(1979)11月20日 6957--5H

バー511 発明の数 1 審査請求 有

(全 4. 頁)

每直流電圧安定化電源装置

願 昭53—56506

②出 願 昭53(1978)5月15日

⑩発 明 者 馬籠孝明

青梅市末広町2丁目9番地 東京芝浦電気株式会社青梅工場内

①出 願 人 東京芝浦電気株式会社 川崎市幸区堀川町72番地

個代 理 人 弁理士 則近憲佑 外1名

明細

· 1. 発明の名称

5 -

直流電圧安定化電源装置

2. 特許請求の範囲

3. 発明の詳細な説明

本発明は直流電圧安定化電源装備、特に許容

とができる直流電圧安定化電源装置に関する。 従来の一般的直流電圧安定化電源装置の一例 として、第1図に示すようなものがある。即ち、 交流入力 (Vi) を整流する整流ブリッジ (10) の両 増にコンデンサ (11) が接続されている。このコ ンデンサ (11) の両端には、ハーフブリッシャブ ッシュアル方式などで構成されるDO-AOイン パータ (12) が接続されている。との DC-AC イ ンパータ(12)内の変圧器の2次側には、整流平 滑回路(13)が接続されており、負荷に直流電圧 (Vo)を供給している。補助変圧器 (15) の 1 次制 には交流入力電圧(Wi)が接続されており、2次 側には整流プリッジ(16)が接続されている。と の整流プリッジ(16)から出力される脈流は、並 列接続されたコンデンサ(17)により平滑され直 流電圧となる。との直流電圧は補助電源(制御 電源)として、との電源装置自体の制御に使用

解定時間を負荷の状態に対応して可変させると

とのように構成された直流電圧安定化電源装

特闘 昭54-148220(2)

置の交流入力電圧の停電を検出する方法として、 第1に補助変圧器(15)の2次側に停電検出回路 (18) を接続して交流入力電圧 (Vi) に比例した交 流電圧のレベルを検出して停電検出信号(B)を 出力し、複合出力を一定のシーケンスで落すよ りにしているものがある。従つて交流入力電圧 (Vi) に停電が起つてから停電信号を出力するま での時間、即ち許容順停時間は負荷の状態(重 負荷または軽負荷)にかかわらず常に一定であ つた。このため軽負荷の場合に停電が起きると コンデンサ(11)の放電時間が伸び、その分だけ 電源装置として負荷に正常を直流電圧を供給す る能力も伸びることになるが、一定時間後に停 電信号(B)を出力してしまいコンデンサ(11)に 充電された電荷が有効活用されないという欠点 があつた。第2の方法として、DC-AOインバ ータ(12)内の変圧器の2次側に停電検出回路 (14)を接続してコンデンサ(11)の両端電圧に比 例した電圧のレベルを検出して停電信号(A)を 出力し、複合出力を一定のシーケンスで落すよ

りにしているものがある。との第2の方法では 負荷状態に対応してその放電時間が変化するコ ンデンサ(II)の両端電圧に比例した電圧を検出 しているので、コンデンサ(11) に充電された電 荷を不足電圧ぎりぎりまで有効に活用できると ともに許容瞬停時間を負荷状態に対応させて変 化させることができる。しかし、より軽負荷の 場合に停電が起きるとコンデンサ(11)の放電時 間がより伸びることになる。従つて許容解停時 間が伸びるけれども補助電源の直流出力がそれ に対応して伸びた時間だけ耐えることができな くなる。即ち停電検出回路(14)は補助電源から 直流電圧を基準電圧として入力し、コンデンサ (11)の両端電圧に比例した電圧と比較して停電 を検出しているため、コンデンサ(11)の両端電 圧に比例した低圧が不足電圧になる前に基準電 圧が落ちてしまう。とれは電源装置の直流出力 が落ちる前に補助電源の直流出力が落ちてしま うということになる。よつてこの第2の方法に おいては、ある一定以下の軽負荷は接続できな



Ĭ

いという欠点があつた。第3の方法は補助変圧 器(15)の2次側とDO-AOインパータ(12)内の 変圧器の2次側にそれぞれ停電検出回路(14)、 (18)を設け、その両出力(A)、(B)の論理和を 取り停電信号を得るようにしたものである。と うすることにより軽負荷のときに停電が起きた 場合、許容辭停時間が伸びて停電信号(A)が停 電検出回路(14)から出力されなくても停電が起 きてから一定時間たつと停電検出回路(18)から 停電信号(B)が出力される。それによつて補助 電源の直流出力が落ちる前に電源装置の複合出 力を一定のシーケンスで搭すようにする。従つ てある一定以下の軽負荷の場合でも補助電源の 直流出力が電源装置の直流出力より先に落ちる ことがなくなる。そのためある一定以下の軽負 荷でも接続することができるようになる。しか し、その反面コンデンサ(11) に電荷が残つてお り電源装置として負荷に正常な直流電圧を供給 する能力がある場合でも停電信号を出力してし まりので、コンデンサ(11) に充電された電荷が

有効活用できないという欠点があつた。

本発明はこれらの欠点を除去するためになさ れたもので、負荷状態に対応して許容瞬停時間 を可変できるとともにコンデンサに充筑された 電荷を存効活用できる直流電圧安定化電源装置 を提供することを目的とする。以下第2図を用 いて本発明の一実施例を説明する。整流プリッ ジ(20)の出力端には並列にコンデンサ(21)が接 税されている。このコンデンサ(21)の両 端は、 主電源用 DC-AO インパータ(22) に接続されて いる。この主電源用 DC-AO インバータ(22) は 例えばプリッジ, ハーフプリッジやブッシュブ ル方式などの回路構成されているものである。 との DC-AO インパータ(22) 内の変圧器の 2 次 側には、整流平滑回路(23)が接続されており、 との整流平滑回路(23)から負荷に対して直流電 圧 (Vo) が供給される。補助電源用 D C - A C イン パータ(24) は例えばロイヤー、リシギンクチョ ーク方式などの自励スイッチグ方式の回路構成 されているものであり、入力側はコンデンサ

特朗 昭54一 148220 (3)

(21) の両端に接続されている。との補助電源用 DC-ACインパータ(24) 内の変圧器の2次個の 第1の巻線には整流ブリッジ(25) とコンデンサ (26) とからなる整流平滑回路が接続されており、 その出力は電源装置としての制御等に用いられる。また第2巻線には停電検出回路(27)が接続 されている。尚、負荷に供給する直流電圧を安 定化させるための制御については、本発明とは 直接関係ないので図面および説明は省略する。

このよりに核成された電源装置について以下に動作を説明する。交流入力電圧 (Vi) を整流ブリッシ (20) とコンデンサ (21) により整流平滑し、コンデンサ (21) の両端に非安定な直流電圧を発生させる。この直流電圧は主電源用 D C ー A O インバータ (22) により降圧または昇圧された高周波電圧として整流平滑回路 (23) により整流平滑 では、安定した直流電圧 (Vo) となり負荷に供給される。一方、補助電源用 D C ー A O インバータ (24) も同様に非安定な直流電圧を降圧また

は丹圧した高周波電圧に変換して出力する。 との高周波電圧は整成ブリッジ(25)とコンデン サ(26)により整備平滑され安定した直流電圧と なり補助電源として出力される。

以上は補助電源用 D C-A O インパータ(24) 内

の変圧器の2次側に停電検出回路を接続して停 電機出を行なう実施例について説明したが、主 電隙用DU-AUインパータ(22)内の変圧器の2 次側に停電検出回路を接続して停電を検出しび もよい。更にコンデンサの両端に停電検出回路 を接続して停電を検出するようにしいが、 この場合にはホトカプラー等の絶縁回路を介し での場合にはホトカプラー等の絶縁回路を介し での場合にはホトカプラー等の絶縁回路を介し で入力とする底流電圧安定化電源装置の停電検 出について説明したが、 直流電圧を入力とする。 の流電圧安定化電源装置においても同様である。

月

以上の説明から明らかなように本発明の直流低圧安定化電源装置では、主電源用であるととにもに補助電源用でもることにより停電を検出することに対応して許容時停時間を公式できる。また、電源装置の許容時停時間を負荷をパラメータとして仕様化する

ととができる。

### 4. 図面の簡単な説明

第1 図は従来の直流電圧安定化電源装置を示 す回路図、第2 図は本発明の直流電圧安定化電 源装置の1 実施例を示す回路図である。

- (20) …… 整流プリッジ
- (21) …… コンテンサ
- (22) ····· 主電原用 DO-AO インパータ
- (23) …… 整流平滑回路
- (24) …… 補助電源用 D C A O インバータ
- (25) …… 整流プリッジ
- (26) …… コンデンサ
- (27) …… 停電検出回路

(7317) 代理人 弁理士 則 近 憲 佑

(7801) 代理人 弁理士 山 下 一

